

Cours condensé avec exercices corrigés

Licence d'informatique • DUT • Écoles d'ingénieurs

ARCHITECTURE DE L'ORDINATEUR

**Portes logiques,
circuits combinatoires,
arithmétique binaire,
circuits séquentiels et mémoires.
Exemple d'architecture.**



***Robert Strandh
Irène Durand***

DUNOD

Robert Strandh, Irène Durand

ARCHITECTURE DE L'ORDINATEUR

**Portes logiques, circuits combinatoires,
arithmétique binaire, circuits séquentiels
et mémoires. Exemple d'architecture.**

Cet ouvrage s'adresse aux futurs informaticiens.

Son objectif n'est pas de rentrer dans les subtilités de l'architecture de tel ou tel type de processeur, mais de donner les connaissances sur le fonctionnement d'un ordinateur qui permettront à l'informaticien d'optimiser l'efficacité d'un programme et d'anticiper l'impact d'une modification sur la performance de ce programme.

La première partie explique les circuits combinatoires, les circuits séquentiels et les mémoires.

La seconde partie décrit un exemple d'architecture simple mais complète.

La troisième partie introduit des notions comme la mémoire cache, l'adressage virtuel et la multiprogrammation.

Ce cours synthétique est accompagné de 50 exercices corrigés.

ROBERT STRANDH
est professeur
à l'université Bordeaux 1.

IRÈNE DURAND
est maître de conférences
à l'université Bordeaux 1.

MATHÉMATIQUES

PHYSIQUE

CHIMIE

SCIENCES DE L'INGÉNIEUR

INFORMATIQUE

SCIENCES DE LA VIE

SCIENCES DE LA TERRE

1^{er} cycle 2^e cycle 3^e cycle
1 2 3 4 5 6 7 8
LICENCE MASTER DOCTORAT



www.dunod.com


DUNOD